

RFID Modul X4RP Hybrid Interface

Datenblatt

- Das X4RP ist ein 13.56MHz MIFARE (4 Bytes) & MIFARE Ultralight / NTAG (7 Bytes) UID-Lesemodul, das Wiegand 58bits, UART(TTL) Ausgang unterstützt. Benötigt nur DC4.5~5.4V Eingang. Kompaktes Design mit Befestigungslöchern, geeignet für verschiedene Integrationen, z.B. für tragbare Produkte.

Features

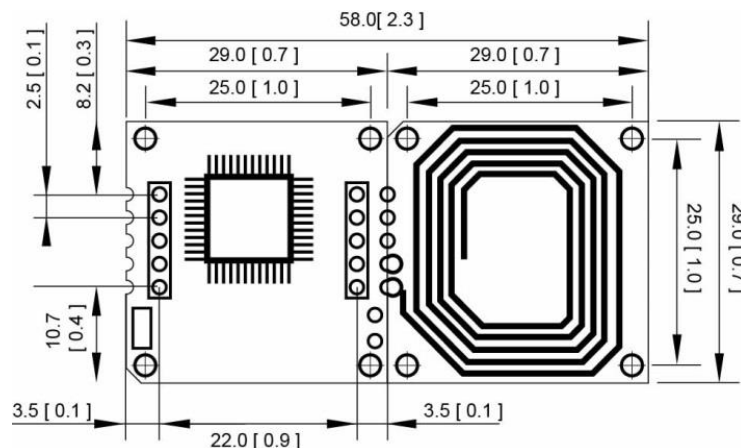
- Support Mifare ISO 14443A(UID).
- Support Wiegand 58bits, UART(TTL) Ausgang.
- Antenne kann variabel ersetzt werden.
- High speed Datentransfer mit hoher Integrität
- Kompatibel mit ROHS.
- Fixierlöcher an jeder Ecke



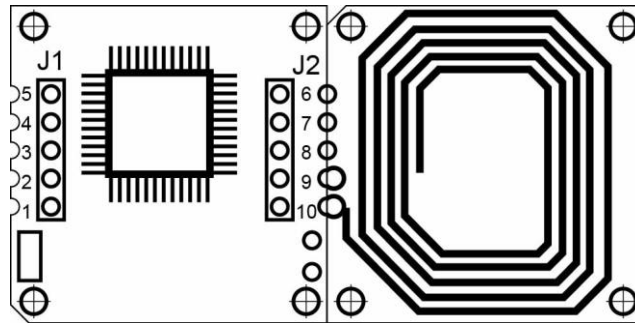
Spezifikation

RFID Frequenz	13.56MHz
Akzeptierte Transponder	MIFARE S50 / S70, DESFire, Ultralight und NTAG
Auslesereichweite (Karten)	Max.5 cm
Ausgangsformat	Wiegand 58 bits, UART(TTL)
Stromaufnahme	5V DC±10%
Transmission Geschwindigkeit	9,600 bps N, 8, 1
Standby / Working current	37mA ±10% @ 5V DC / 42mA±10% @ 5V DC
Material	PCB only
Dimensions(L) x(W) x(H) mm/inch	58 x 29 / 2.3 x 0.7
Operating temperature	-10°C ~70°C
Storage temperature	-20°C ~85°C

Maße: mm[inch]



● Anschlusskonfiguration



J1- UART Ausgang			
J1	Pin	Signalrichtung	Funktion
5	5	---	---
4	4	---	---
3	3	→	Tx
2	2	—	GND
1	1	←	+4.5~5.4V

J2-Wiegand Ausgang			
J2	Pin	Signalrichtung	Funktion
6	6	←	Buzzer
7	7	—	Data 0
8	8	→	Data 1
9	9	→	Antenne
10	10	→	Antenne

● Daten-Format

Wiegand 58 bits

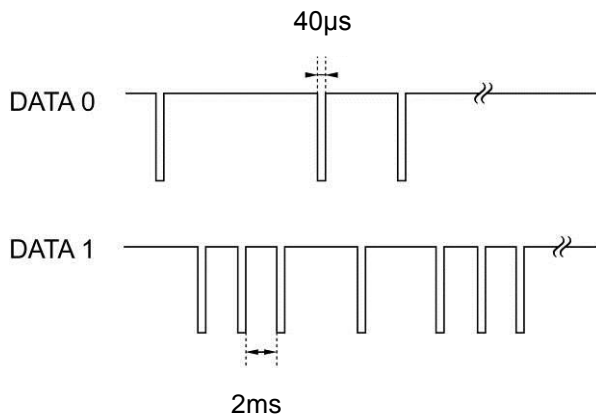
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29
P	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C
P	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E	E
Summiert für gerade Parität(E)																												

30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49	50	51	52	53	54	55	56	57	58
C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	C	P
O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	O	P
Summiert für gerade Parität(O)																												

P=Start Gerades Paritätsbit und Stop Ungerades Paritätsbit.

Gerade Parität "EP" wird durch Summierung von Bit2 bis Bit29 erzeugt (angezeigt durch "E")

Ungerade Parität "OP" wird durch Summierung von Bit30 bis Bit57 erzeugt (angezeigt durch "O")



UART Ausgangsformat

STX(02Hex)	CARD ID(8 ASCII)	CR	LF	ETX(03Hex)
------------	------------------	----	----	------------

If the card no. is 00318F59, you will get the following ASCII.

STX

ETX

Hex : 02H, 30H, 30H, 33H, 31H, 38H, 46H, 35H, 39H, 03H

Transmission Spec.

Baud rate : 9,600 bps

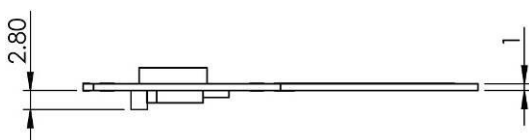
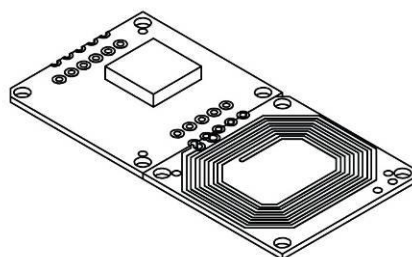
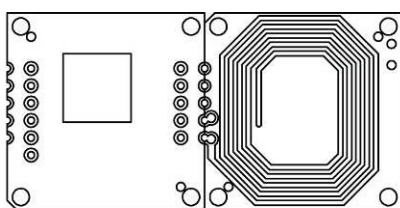
Parity bit : none

Data bit : 8

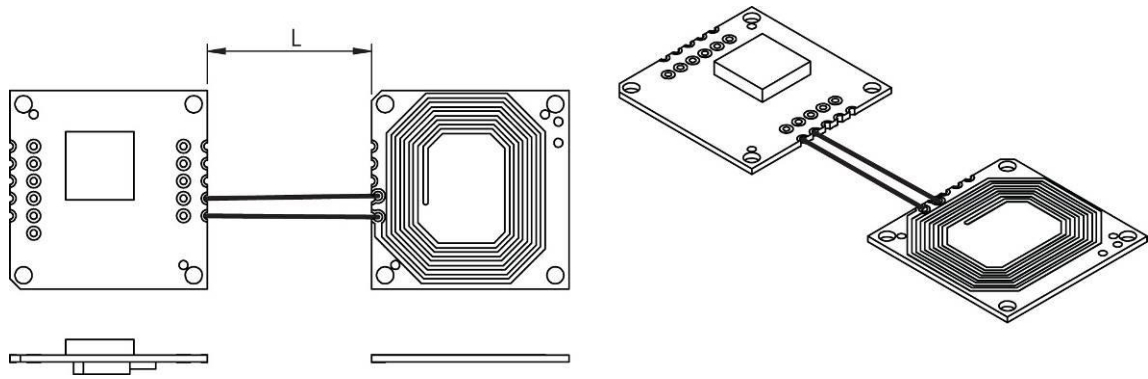
Stop bit : 1

● Installationarten

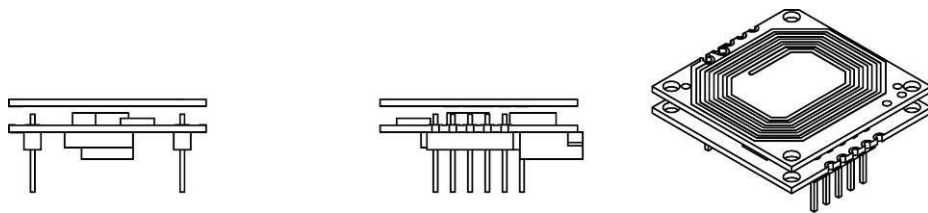
Typ A



Typ B



Typ C



: 58 x 29mm, Wiegand 58 bit, UART(TTL)

: 58 x 29mm, Wiegand 58 bit, UART(TTL), Ausgabeformat: in positive

Mifare is a registered trademark of NXP B.V.

Specifications subject to change without notice for further modification.